(9) 日本国特許庁 (JP)

①特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭57—159537

⑤ Int. Cl.³B 01 J 19/08

識別記号

庁内整理番号 6953-4G ③公開 昭和57年(1982)10月1日 発明の数 2

審査請求 未請求

(全 6 頁)

60イオン窒化処理方法およびその装置

②特 願 昭56-45738

②出 願昭56(1981)3月27日

@発 明 者 枝村瑞郎

明石市川崎町1番1号川崎重工

業株式会社明石工場内

⑫発 明 者 高本俊二

明石市川崎町1番1号川崎重工

業株式会社明石工場内

@発 明 者 梶川享志

明石市川崎町1番1号川崎重工

業株式会社明石工場内

⑫発 明 者 牧村実

明石市川崎町1番1号川崎重工 業株式会社明石工場内

⑫発 明 者 吉岡文彦

茨木市西田中町7-24

⑪出 願 人 川崎重工業株式会社

神戸市中央区東川崎町3丁目1

番1号

勿出 願 人 株式会社三社電機製作所

大阪市東淀川区淡路2丁目14番

3号

四代 理 人 弁理士 田中清一

明細響

/ 発明の名称

イオン窒化処理方法およびその装置

2 特許請求の範囲

 下する放電電圧の電圧変化より検知する持続的アーク放電検知回路を設けるとともに上記グロー放電用電源装置の作動を遮断するゲート遮断回路を設けたことを特徴とするイオン窒化処理装置。

3 発明の詳細な説明

本発明は、グロー放電により処理ガスをイオン化させ、このイオンを被処理物に衝突させて窒化処理を行うイオン窒化処理方法およびその装置に関し、特に処理中に持続的なアーク放電が発生するのを防止するようにしたイオン窒化処理方法およびその装置に関するものである。

一般に、イオン窒化処理においては、真空反応 炉内で被処理物を陰極、炉壁を鴉極として真空中 で直流電圧を印加してグロー放電を発生させ、窒 化処理を行うものである。

しかし、例えば、狭間隙部や細孔等を有する複雑な形状の被処理物をイオン窒化処理する場合、 真空反応炉内の真空度を低くしてグロー放電の幅 を狭くし、グロー放電が上記狭間隙部や細孔の内

特開昭57-159537(2)

部まで入り込むようにしなければ、被処理物が均一に窒化されないが、一方、炉内真空度を低くすると、アーク放電が発生しやすくなり、アーク放電が多発すると連続的に継続する持続的アーク放電に移行し、被処理物および被処理物を保持する 治具もしくは炉体などが著しく損傷することとなる恐れがある。

しかして、前記通常のアーク放電は瞬間的に過

較的困難であり、従来のアーク放電防止回路がそ のまま適用できるものではない。

そこで、本発明」は、持続的アーク放電が発生した際、この持続的アーク放電の発生を単位時間当りに低下する放電電圧の電圧変化により検知し、精度良く持続的アーク放電への移行を阻止し、効率よく安全に良好な窒化を行うイオン窒化処理方法およびその装置を提供せんとするものである。

以下、本発明を図面に示す実施例に基づいて説明する。

第/図において、1は内部が真空排気(排気系は図示せず)される真空反応炉、2は該真空反応炉1内に装入され陰極台3に載耀される被処理物、4は真空反応炉1内の外周に配設された円筒状の発熱体、5は該発熱体4を被処理物2(陰極)に対して電気的に遮蔽する遮蔽板である。

また、6は、前記遮蔽板5(炉壁)を陽極とし、 被処理物2を陰極として両極間に直流電圧を印加 してグロー放電を発生せしめるグロー放電用電源 装置、および、7は前記発熱体4に交流電圧を印

一方、従来より通常のアーク放電の発生時には、 瞬間的に過大電流が流れるために、放電電流の大幅な上昇を検知し、直流電圧の印加を遮断する事 により事故防止をはかっているが、持続的アーク 放電の場合には、放電電流の上昇は小幅で、正常 なグロー放電における電流変動と判別するのが比

加する発熱体用電源装置である。

該発熱体用電源装置7は、交流電源8が変圧器9、電流計10を介して発熱体4に接続されてなるとともに、真空反応炉1内の処理温度を検出する温度検出器11からの温度測定信号と温度設定信号とにより処理温度をフィードバック制御する温度制御回路12を有し、発熱体4の発熱量を制御する。

一方、グロー放電用電源装置 6 は、交流電源 8 を位相制御により電圧調整を行うサイリスタ 1 3 に接続印加し、この位相制御した電圧を整流器 14 にて昇圧する。変圧器 1 4 の二次電圧を整流器 15 にて直流に整流し、該整流器 1 5 の出力電圧の陽極の変更反応炉 1 の炉壁(遮蔽板 5)に、陰極側を被処理物 2 にそれぞれ印加してグロー放電を生起させる。尚、1 6 は電磁開閉器である。

・また、17は上記サイリスタ13の動作時期すなわち放電電圧の調整をゲート信号の位相調整にて制御する位相制御回路、18は上記サイリスタ13へのゲート信号をアーク放電時に遮断するゲ

特開昭57-159537 (3)

次に、21は電流電圧検出器19で検出した放電電圧の変動から持続的アーク放電を検知する持続的アーク放電検知回路で、その検知信号は前記ゲート遮断回路18に出力されるとともに、警報回路22を介してソフトスタート回路20に出力される。

上記持続的アーク放電検知回路 2 1 は、グロー放電から持続的アーク放電への移行を、グロー放電時の電圧変化(極めて僅少である)に比して持

可能な処理温度(300~570℃、好ましくは 550~560℃)に加熱昇温せしめる。上記処理温度にまで加熱された後は、№2とB2の混合がス を供給した状態で、被処理物2を温度制御によって処理温度に による発熱体4の発熱量制御によって処理温度に 保持しつつ、グロー放電の出力を向上してのが によるでいなが12を現立でのが の中放電にはがロー放電及び発熱体4の発熱を 停止して冷却し、被処理物2を真空反応炉1から 搬出して終了する。

第2図には、上記単位時間当りの電圧変化により持続的アーク放電を検知する第1の検知回路 21Aを示し、電流電圧検出器19で検出された 放電電圧は、絶縁増幅器Aにて減衰されて入力され、CRフィルタFを通してオペアンプ IC1 にて インピーダンス変換され第1アナログスイッチ AS1 を通じて前段コンデンサ C9 に充電される。上記第 ノアナログスイッチ AS1 および第1フオロア IC5 の後に設けられた第2アナログスイッチ AS2 は、 C— MOS を使用したクロックゼネレータ CLにより、 統的アーク放電への移行時の電圧降下は急激であることから、その放電電圧の低下における変動度合すなわち単位時間当りの電圧変化(か/dt)から検出する方式のもの(第2図参照)と、持続的アーク放電への移行時には 50~350 V の電圧降下があることから、放電電圧値を設定電圧値と比較して検出する方式のもの(第3図参照)とを並列に有し、それぞれの検知信号がゲート遮断回路 18 および警報回路 2 2 に出力される二重検知方式に設けられているものである。

上記イオン窒化処理装置においては、先ず、/~/の Torr の処理圧力に真空排気された真空反応炉1に処理ガスを供給してH2又はAr等の不活性ガス雰囲気にした状態で、遮蔽板5を陽極としてがロー放電用電源装置6によって両極間に直流電圧を印加してグロー放電を発生させると同時に、発熱体4に発熱体用電源装置7によって交流電圧を印して発熱させる。このグロー放電と発熱体4による発熱との併用によって被処理物2を放電窒化

単位時間(サンプリング時間)毎に交互にオン・オフ動作するように構成されている。 これにより、第 / アナログスイッチ AS1 がオンのときに前段コンデンサ C9 に充電された検出値は、単位時間の後半に第 / アナログスイッチ AS2 がオンとなったときに、前段コンデンサ C9 から第 2 アナログスイッチ AS2 を通って後段コンデンサ C10 に移される。 後段コンデンサ C10 に移される。 後段コンデンサ C10 に移される。 後段コンデン サ C10 に移される。 後段コンデン サ C10 に移される。 後段コンデン サ C10 に移された検出値(旧検出値)は、高入カインピーダンスの第 2 フォロア IC4 を通じて反転増幅器 IC2 を経て第 / 抵抗 R8 に加えられる。

一方、単位時間が次の周期となって第/アナログスイッチ AS₁ がオン、第2アナログスイッチ AS₂ がオフとなると、新しい検出値が前段コンデンサ C₉に加えられ、この新検出値は第2フォロア IC₄ と同様の高入力インピーダンスの第/フオロア IC₅ を通じてコンパレータ IC₅ の第2抵抗 R₉に加えられる。

従って、コンパレータ IC5 の反転入力端子(-)の 電位は第2抵抗R9の電位と第ノ抵抗R8の電位の差 すなわち(新検出値一旧検出値)となり、単位時間当りに変化した電位差が計測される。 これに対し、コンパレータ IC5 の非反転端子(+)には、 感度設定器 V R で設定された設定電圧が加えられており、両端子の電圧が比較される。

尚、第2図において、 VR₁ は入力レベル調整用 可変抵抗、 VR₂ および VR₅ はそれぞれオペアンプ

較増幅回路に伝送され、前段トランジスタQzがオフ、後段トランジスタQzがオンとなり、最終段のリレー駆動用トランジスタQ4がオンし、リレーRYが励曲され接点Sにより外部のゲート遮断回路18、警報回路22に信号を出力する。一方、検出電圧が基準電圧より高い場合には演算増幅器OPAは負の信号を出力し、リレーRYは作動しない。

上記第 / の検知回路 2 1 A は電圧降下の過程においてその変化度合を検出するものであり、通常第 2 の検知回路 2 1 B の設定を使知っただし、なかったが一とのが 2 0 を知回路 2 1 B が作動する。 上記両検知回路 2 1 B が作動する。上記両検知回路 2 1 A が作動する。上記両検知回路 2 1 A が にはは、 が 一ト信号を遮断して放電を停止するとともに、 響報を発するように構成されている。

上記の如く持続的アーク放電への移行を持続的アーク放電検知回路21により検知し放電を遮断

IC1 および反転増幅器 IC2 のゲイン調整用可変抵抗、 VR4 はクロックゼネレータ C L の単位時間 (サンプリング時間)の調整用可変抵抗である。

上記の如く、第 / の検出回路 2 1 A は、第 / および第 2 アナログスイッチ AS1, AS2 を交互に周期的にオン・オフする単位時間当りの電圧変化を計
関し、これが設定値を越えて急激に変化したときに持続的アーク放電の発生として検知動作するものである。

次に、第3図には、放電電圧値と設定電を を比較することにより持続的アーク放電をを の検知回路21Bを例示し、入力電電圧検出器19で検出された放電電圧が 器等により分圧され、低レベル入力として により分圧され、低圧が基準電圧設定は抗さい により設定された基準電圧を越えて低ですい により設定された基準電圧を越えて低でする により設定された基準電圧を により設定された のであり、検出電圧を はないであり、 はないでの により。 により。 により。 により、 にない、 にない、 はい、 にない、 にない、 にない、 にない、 にない。 にない、 に

持開昭57-159537(6)

尚、上記実施例においては、持続的アーク放電検知回路21に、単位時間当りの電圧変化を検出する第 / の検知回路21Aと、放電電圧値を設定電圧値と比較する第 2 の検知回路21Bとを設けて、検知精度をより良好なものとしているが、第 2 の検知回路21Bを省略して第 / の検知回路21Aだけでも実用上は殆ど問題とならないと考えられる。

また、持続的アーク放電検出回路 2 1 の具体的 構成は、第 2 図もしくは第 3 図に限定されるもの ではなく、その他適宜設計変更可能である。

さらに、持続的アーク放電の検知により一時停止したグロー放電を再開する時期についても、タイマーの設定時間によるもの、温度検出によるもの、作業者の手動操作によるものなどが使用状況等に応じて適宜選定される。

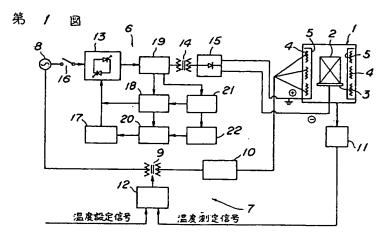
従って、以上の如き本発明によれば、イオン窒化処理中における持続的アーク放電の発生を早期に検知し未然に防止でき、陰極(被処理物、治具等)および陽極(炉壁)の保護を図ることができ、

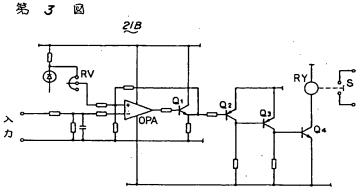
しかも検知精度に優れ処理効率の向上と相俟って 良好なイオン窒化処理を行うことができる。 ※ 図面の簡単な説明

図面は本発明の実施態様を例示し、第/図はイオン室化処理装置の概略構成を示すブロック図、第2図および第3図はそれぞれ持続的アーク放電検知回路の一部を示す基本回路図である。

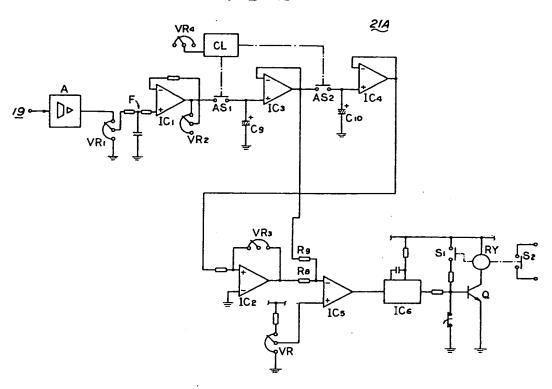
1 ……真空反応炉、 2 …… 被処理物、 6 …… グロー放電用電源装置、 8 …… 交流電源、 9 ……変圧器、 1 D ……電流計、 1 1 ……温度検出器、 12 ……温度制御回路、 1 3 ……サイリスタ、 1 4 ……変圧器、 1 5 ……整流器、 1 6 ……電磁開閉器、 1 7 ……位相制御回路、 1 8 ……ゲート遮断回路、 1 9 ……電流電圧検出器、 2 D ……ソフトスタート回路、 2 1 ……持続的アーク放電検知回路、 22 ……警報回路

特許出願人 川崎重工業株式会社(ほか/名) 代理 人 田 中 清 一





第 2 図



PATENT ABSTRACTS OF JAPAN

(11)Publication number:

57-159537

(43) Date of publication of application: 01.10.1982

(51)Int.CI.

B01J 19/08

(21)Application number : **56-045738**

(71)Applicant: KAWASAKI HEAVY IND LTD

SANSHA ELECTRIC MFG CO LTD

(22)Date of filing:

27.03.1981

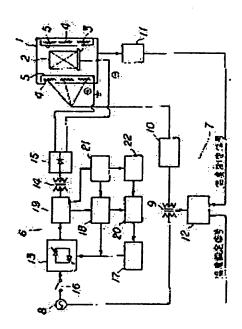
(72)Inventor: EDAMURA MIZUO

TAKAMOTO SHUNJI KAJIKAWA KYOJI MAKIMURA MINORU YOSHIOKA FUMIHIKO

(54) METHOD AND APPARATUS FOR ION NITRIDING TREATMENT

(57)Abstract:

PURPOSE: To carry out perfectly good nitriding treatment in good efficiency, in generating longlasting are discharge, by detecting the generation of said longlasting arc discharge by voltage variation of discharge voltage lowered per a unit time. CONSTITUTION: In an ion nitriding treatment method applying D.C. current by using the furnace wall of a vacuum reaction furnace 1 as an anode and an object to be treated as a cathode, when longlasting arc discharge is generated in the vacuum reaction furnace 1, voltage variation of lowered discharge voltage is detected by a current voltage detector 19 and, when the detected value is larger than a set value, a gate blocking circuit 18 is instantaneously operated as well as said detected value is applied to a longlasting arc discharge detecting circuit 21 and the output thereof is applied to a soft start circuit 20 through an alarm circuit 22. As described above, while are discharge is prevented from being generated during treatment, ion nitriding treatment is carried out.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office